

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2001 年 3 月 29 日 (29.03.2001)

PCT

(10) 国際公開番号
WO 01/22634 A1

(51) 国際特許分類: H04J 3/00, 1/00, 13/00, H04Q 7/38

(21) 国際出願番号: PCT/JP00/06240

(22) 国際出願日: 2000 年 9 月 13 日 (13.09.2000)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:
特願平11/263600 1999 年 9 月 17 日 (17.09.1999) JP

(71) 出願人 (米国を除く全ての指定国について): 松下電
器産業株式会社 (MATSUSHITA ELECTRIC INDUS-
TRIAL CO., LTD.) [JP/JP]; 〒571-8501 大阪府門真市
大字門真1006番地 Osaka (JP).

(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 相沢純一
(AIZAWA, Junichi) [JP/JP]; 〒240-0033 神奈川県横

浜市保土ヶ谷区境木本町9-20 Kanagawa (JP). 加藤
修 (KATO, Osamu) [JP/JP]; 〒237-0066 神奈川県
横須賀市湘南鷹取5-45-G302 Kanagawa (JP). 上杉
充 (UESUGI, Mitsuru) [JP/JP]; 〒238-0048 神奈川県
横須賀市安針台17-1-402 Kanagawa (JP). 秋山 健
(AKIYAMA, Takeshi) [JP/JP]; 〒229-0028 神奈川県相
模原市並木3-18-57 Kanagawa (JP).

(74) 代理人: 鷺田公一 (WASHIDA, Kimihito); 〒206-0034
東京都多摩市鶴牧1丁目24-1 新都市センタービル5階
Tokyo (JP).

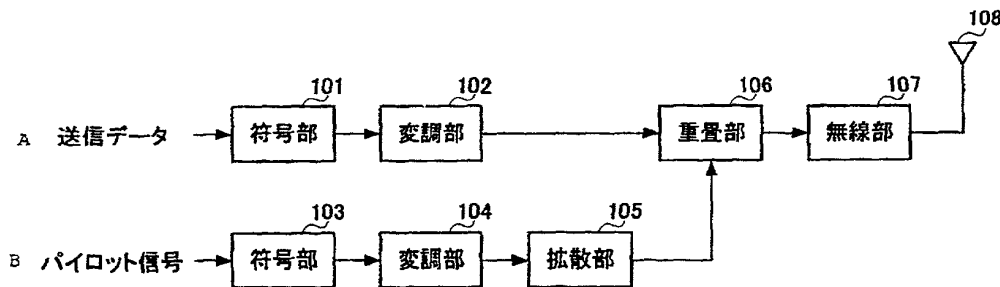
(81) 指定国 (国内): AE, AG, AL, AM, AT, AU, AZ, BA, BB,
BG, BR, BY, BZ, CA, CH, CN, CR, CU, CZ, DE, DK, DM,
DZ, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL,
IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV,
MA, MD, MG, MK, MN, MW, MX, MZ, NO, NZ, PL, PT,
RO, RU, SD, SE, SG, SI, SK, SL, TJ, TM, TR, TT, TZ, UA,
UG, US, UZ, VN, YU, ZA, ZW.

(84) 指定国 (広域): ARIPO 特許 (GH, GM, KE, LS, MW,
MZ, SD, SL, SZ, TZ, UG, ZW), ユーラシア特許 (AM,

[続葉有]

(54) Title: RADIO TRANSMITTER/RECEIVER AND METHOD OF RADIO COMMUNICATION

(54) 発明の名称: 無線送受信装置及び無線通信方法



101...CODING

102...MODULATING

103...CODING

104...MODULATING

105...SPREADING

106...MULTIPLEXING

107...RADIO PROCESSING

A...TRANSMISSION DATA

B...PILOT SIGNAL

(57) Abstract: A coder (101) codes transmission data, and a modulator (102) modulates the output signal from the coder (101). A coder (103) codes a pilot signal, and a modulator (104) subjects the output signal from the coder (103) to primary modulation. A spreading circuit (105) multiplies the output signal from the modulator (104) by a specific spreading code to carry out secondary modulation. A multiplexer (106) multiplexes the output signal from the modulator (102) with the spread pilot signal output from the spreading circuit (105). A radio circuit (107) subjects the multiplex signal to predetermined processing and transmits the signal by time division or frequency division multiplexing through a transmission antenna (108). Radio communications at high data rates are thus allowed in a TDMA or FDMA radio communication system.

[続葉有]

WO 01/22634 A1